

ELECTRONIC IMAGE PICKUP DEVICE

Publication number: JP10136244

Publication date: 1998-05-22

Inventor: KIJIMA TAKAYUKI; SAKURAI JUNZO; KAWASE MASARU; WATABE HIROYUKI

Applicant: OLYMPUS OPTICAL CO

Classification:

- International: H04N5/225; H04N3/15; H04N5/335; H04N9/04; H04N5/225; H04N3/15; H04N5/335; H04N9/04; (IPC1-7): H04N5/225; H04N5/335

- european: H04N3/15E4; H04N9/04B

Application number: JP19960291752 19961101

Priority number(s): JP19960291752 19961101

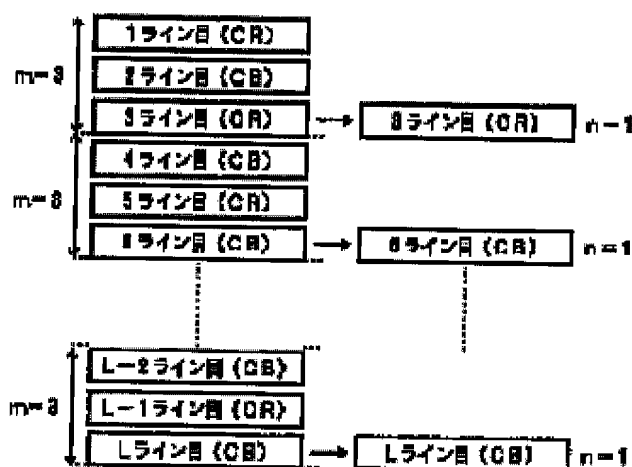
Also published as:

EP0840503 (A2)
US6661451 (B1)
EP0840503 (A3)
EP0840503 (B1)

Report a data error here

Abstract of JP10136244

PROBLEM TO BE SOLVED: To provide an electronic image pickup device that uses a CCD image sensor whose pixels are in the order of 1,000,000 by which a moving image is displayed at a drive frequency of ≤ 20 MHz. **SOLUTION:** An inter-line CCD image sensor whose number of pixels exceeds 1,000,000 has a color filter of Bayer arrangement suitable for full pixels read by non-interface scanning. The CCD image sensor is driven normally in high speed mode and driven in high image quality mode only when a trigger is depressed. The CCD image sensor provides an output of a pixel signal of one line for each of three lines in the vertical direction in high speed mode. While the CCD image sensor is driven in high speed mode, an image is displayed on a liquid crystal display section at a frame rate of 60 frames/sec and the image is recognized as a moving image by human eyes.



Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平10-136244

(43)公開日 平成10年(1998) 5月22日

(51)Int.Cl.⁹

H 0 4 N 5/225
5/335

識別記号

F I

H 0 4 N 5/225
5/335

Z
Z

審査請求 未請求 請求項の数3 O L (全 21 頁)

(21)出願番号 特願平8-291752

(22)出願日 平成8年(1996)11月1日

(71)出願人 000000376

オリンパス光学工業株式会社
東京都渋谷区幡ヶ谷2丁目43番2号

(72)発明者 木島 貴行

東京都渋谷区幡ヶ谷2丁目43番2号 オリ
ンパス光学工業株式会社内

(72)発明者 桜井 順三

東京都渋谷区幡ヶ谷2丁目43番2号 オリ
ンパス光学工業株式会社内

(72)発明者 川瀬 大

東京都渋谷区幡ヶ谷2丁目43番2号 オリ
ンパス光学工業株式会社内

(74)代理人 弁理士 鈴江 武彦 (外4名)

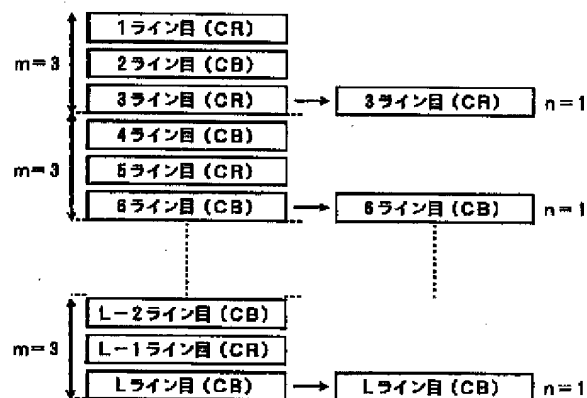
最終頁に続く

(54)【発明の名称】 電子的撮像装置

(57)【要約】

【課題】20MHz以下の駆動周波数でもって動画の表示が可能な100万画素クラスのCCDイメージセンサーを用いた電子的撮像装置を提供する。

【解決手段】100万を越える画素を有するインターライン型のCCDイメージセンサーは、線順次走査による全面素読み出しに適したベイヤー配列の色フィルターを有している。CCDイメージセンサーは通常時は高速モードで駆動され、トリガーが押し下げられた時だけ高画質モードで駆動される。高速モードでは、CCDイメージセンサーは垂直方向に3ライン毎に1ラインの画素信号を出力する。高速モードで駆動される間、液晶表示部には60枚/秒のフレームレートで画像が表示され、これは人間の目には動画として認識される。



【特許請求の範囲】

【請求項1】被写体を結像させる結像光学系と、上記結像光学系により結像された像を電気的な画素信号に変換して出力する画素信号出力手段と、上記画素信号出力手段により出力された画素信号を処理して画像データを生成する情報処理手段と、上記画像データの記録を指示するトリガー手段と、上記トリガー手段からの指示に応じて画像を記録する画像記録手段とを備えている電子的撮像装置であって、上記画素信号出力手段は、CCDイメージセンサーと、該CCDイメージセンサーの駆動を制御する駆動制御手段とを有しており、上記駆動制御手段は、上記CCDイメージセンサーを高画質モードと高速モードのいずれかで駆動し、上記高画質モードは、垂直方向に1ラインずつ順番にすべての画素信号を読み出すモードであり、上記高速モードは、垂直方向にmライン毎にnラインの画素信号を出力するモード（ここにmとnは共に自然数で $m > n$ かつ $m \geq 3$ を満足する）であることを特徴とする電子的撮像装置。

【請求項2】被写体を結像させる結像光学系と、上記結像光学系により結像された像を電気的な画素信号に変換して出力する画素信号出力手段と、上記画素信号出力手段により出力された画素信号を処理して画像データを生成する情報処理手段と、上記画像データの記録を指示するトリガー手段と、上記トリガー手段からの指示に応じて画像を記録する画像記録手段とを備えている電子的撮像装置であって、上記画素信号出力手段は、CCDイメージセンサーと、該CCDイメージセンサーの駆動を制御する駆動制御手段とを有しており、上記駆動制御手段は、上記CCDイメージセンサーを高画質モードと高速モードのいずれかで駆動し、上記高画質モードは、垂直方向に1ラインずつ順番にすべての画素信号を読み出すモードであり、上記高速モードは、垂直方向にmライン毎にnラインの画素信号を加算して出力するモード（ここにmとnは共に自然数で $m > n$ を満足する）であることを特徴とする電子的撮像装置。

【請求項3】被写体を結像させる結像光学系と、上記結像光学系により結像された像を電気的な画素信号に変換して出力する画素信号出力手段と、上記画素信号出力手段により出力された画素信号を処理して画像データを生成する情報処理手段と、上記画像データの記録を指示するトリガー手段と、トリガー手段からの指示に応じて画像を記録する画像記録手段とを備えている電子的撮像装置であって、上記画素信号出力手段は、CCDイメージセンサーと、該CCDイメージセンサーの駆動を制御する駆動制御手段とを有しており、上記駆動制御手段は、上記CCDイメージセンサーを高画質モードと高速モードのいずれかで駆動し、上記高画質モードは、垂直方向に1ラインずつ

順番にすべての画素信号を読み出すモードであり、上記高速モードは、垂直方向に連続するqラインの画素信号を加算して出力するモード（ここにqは2以上の自然数である）であることを特徴とする電子的撮像装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、CCDイメージセンサーを用いた電子的撮像装置いわゆる電子スチルカメラに関する。

【0002】

【従来の技術】近年、マルチメディア機器への画像データの入力可能な電子的撮像装置いわゆる電子スチルカメラの開発が盛んに行なわれている。電子スチルカメラは、一般にCCDイメージセンサーを用いて画像を取得し、取得した画像を液晶パネル等の電子ビューファインダーに表示するとともに、使用者によるトリガーの押し下げに応じて例えば磁気的手段により画像を記録媒体に記録する。

【0003】電子スチルカメラは現像が不要なため非常に手軽であるが、今後の電子スチルカメラには、尚一層の高画質化や操作性の向上が望まれている。この要望に応えるには、画素数の多いCCDイメージセンサーを使用する一方で撮影する画像と同じ画角の画像を電子ビューファインダーによりリアルタイムで確認できることが不可欠である。

【0004】

【発明が解決しようとする課題】CCDイメージセンサーは、有効画素数が100万を越えるものが実現されており、今後は更に多くの画素を有するものが提供され実用化されるであろう。また静止画撮影用のCCDイメージセンサーでは、これまでの飛び越し走査ではなく、1ラインずつ順番に読み出す順次走査によって、画素信号が読み出されるものが主流になりつつある。これは、隣接するラインの画素信号の読み出し時間の差に起因する画質の低下を避けるためである。

【0005】現在、市販されているA/Dコンバーターの動作クロック周波数は15～20MHz程度が主流であり、かつ低消費電力化を考慮すると、これ以上高い駆動周波数は望ましくない。15～20MHz程度の周波数による100万画素クラスのCCDイメージセンサーの順次走査駆動によって実現できるフレームレートは10～15枚/秒程度である。

【0006】この程度のフレームレートでの画像の表示は、人間の目には自然な動画としてではなくコマ送り状の疑似動画として認識される。人間の目に自然な動画として認識される画像の表示には、30～60枚/秒のフレームレートが必要である。

【0007】本発明の目的は、高画素のCCDイメージセンサー（たとえば100万画素クラス）を用いた電子的撮像装置であって、比較的低い駆動周波数（たとえば

20MHz以下)でありながら非撮影時は動画として認識される画像を表示する電子的撮像装置を提供することである。

【0008】

【課題を解決するための手段】本発明の電子的撮像装置は、被写体を結像させる結像光学系と、上記結像光学系により結像された像を電氣的な画素信号に変換して出力する画素信号出力手段と、上記画素信号出力手段により出力された画素信号を処理して画像データを生成する情報処理手段と、上記画像データの記録を指示するトリガー手段と、上記トリガー手段からの指示に応じて画像を記録する画像記録手段とを備えており、上記画素信号出力手段は、CCDイメージセンサーと、該CCDイメージセンサーの駆動を制御する駆動制御手段とを有しており、上記駆動制御手段は、上記CCDイメージセンサーを高画質モードと高速モードのいずれかで駆動し、ここに、上記高画質モードは、垂直方向に1ラインずつ順番にすべての画素信号を読み出すモードであることを特徴とする。

【0009】上記高速モードは、本発明の第一の見地によれば、垂直方向にmライン毎にnラインの画素信号を出力するモード(ここにmとnは共に自然数で $m > n$ かつ $m \geq 3$ を満足する)であることを特徴とする。

【0010】上記高速モードは、本発明の第二の見地によれば、垂直方向にmライン毎にnラインの画素信号を加算して出力するモード(ここにmとnは共に自然数で $m > n$ を満足する)であることを特徴とする。

【0011】上記高速モードは、本発明の第三の見地によれば、垂直方向に連続するqラインの画素信号を加算して出力するモード(ここにqは2以上の自然数である)であることを特徴とする。

【0012】

【発明の実施の形態】以下、図面を参照しながら本発明の実施の形態について説明する。図1は本発明の実施形態の電子的撮像装置の回路構成を示すブロック図である。電子的撮像装置は、CCDイメージセンサー12、相関二重サンプリング回路(CDS)14、ゲインコントロールアンプ(AMP)16、アナログデジタル変換器18とを有している。CCDイメージセンサー12はタイミングジェネレーター20から供給される転送パルスに従って駆動され、相関二重サンプリング回路(CDS)14はタイミングジェネレーター20から供給されるサンプルホールドパルスに従って駆動される。タイミングジェネレーター20はシグナルジェネレーター22で生成される同期信号に従って互いに同期して駆動する。

【0013】情報処理部26はA/D変換器18から供給される画素信号を処理して画像を形成する。DRAM28は情報処理部26から供給される画像データを一時的に記憶し、圧縮伸長回路30はDRAM28に記憶さ

れている画像データを圧縮し、記録媒体32は圧縮伸長回路30から供給される圧縮された画像データを記録する。また、圧縮伸長回路30は記録媒体32に記録されている圧縮された画像データを伸長し、DRAM28は圧縮伸長回路30から供給される伸長された画像データを一時的に記憶する。

【0014】インターフェース部36はモニター、パソコン等の外部装置とのデータのやりとりを可能とする端子であり、情報処理部26あるいはDRAM28から供給される画像データを外部装置へ出力することを可能とし、あるいは場合によっては外部装置から画像データを装置内に取り込むことを可能にする。

【0015】液晶表示部34は情報処理部26から供給される画像データあるいはDRAM28から供給される伸長された画像データを表示する。CPU24はタイミングジェネレーター20やシグナルジェネレーター22やレンズ駆動系38や絞り制御系42の制御を行なう。具体的には、静止画像の取り込みを指示するトリガー46からの指令に従ってCCDイメージセンサー12の駆動モードの切り替えを行なったり、DRAM28から供給される画像データに基づいてレンズ40を駆動させるオートフォーカス制御や絞り44の開口を変更する制御やCCDイメージセンサー12の露光量の制御などを行なう。

【0016】CCDイメージセンサー12は、100万を超える画素を有するインターライン型のCCDイメージセンサーで、線順次走査による全画素読み出しに適したベイヤー配列の色フィルターを有している。本明細書において、線順次走査による全画素読み出しとは、各ラインに含まれる画素のデータを、1ライン目、2ライン目、3ライン目と、1ラインずつ順番に読み出し、その結果として一回の走査で全部の画素信号を読み出すことを意味するものとする。

【0017】ベイヤー配列の色フィルターの構成を図2に示す。図中、R、G、Bはそれぞれ赤、緑、青を選択的に透過するフィルターを意味し、その一つ一つがフォトダイオードの前に位置している。このベイヤー配列の色フィルターでは、奇数ラインにはR(赤)とG(緑)のフィルターが交互に並び、偶数ラインにはG(緑)とB(青)のフィルターが交互に並び、G(緑)のフィルターは全体で市松模様と並んでいる。

【0018】CCDイメージセンサー12は高画質モードと高速モードのいずれかで駆動される。駆動モードの切り替えは、タイミングジェネレーター20がCCDイメージセンサー12に出力する転送パルスを変更することにより行なわれる。高画質モードはCCDイメージセンサー12の画素信号の全部を線順次走査により読み出す駆動モードであり、きれいな画像が得られるが、一枚の画像の読み出しに1/15~1/10秒の時間を要する。一方、高速モードは水平転送の回数を減らした駆動

モードで、CCDイメージセンサー12の画素信号を選択的にまたは加算して読み出す駆動モードであり、画質は高画質モードに比べて落ちるが、一枚の画像の読み出しを $1/60 \sim 1/30$ 秒の時間で行なえる。従って、 $30 \sim 60$ 枚/秒のフレームレートで画像を得ることができ、通常の動画表示に対応可能である。

【0019】CCDイメージセンサー12は通常時すなわち非撮影時は高速モードで駆動され、トリガー46が押し下げられた時すなわち撮影時だけ高画質モードで駆動される。CCDイメージセンサー12が高速モードで駆動される間、液晶表示部34には $30 \sim 60$ 枚/秒のフレームレートで画像が表示され、これは人間の目には動画として認識される。高画質モードにより得られたきれいな画像は記録媒体32に記録される。静止画の記録終了後、CCDイメージセンサー12の読み出しモードは再び高速モードに戻る。これについては後に図12を用いて詳しく説明する。

【0020】なお、電子的撮像装置は、きれいな画像の記録が要求されないものでは、トリガー46が押し下げられた時もCCDイメージセンサー12を高速モードで駆動する構成であってもよい。この場合、液晶表示部32に表示される画像は人間の目には常に動画として認識される。

【0021】図3は高画質モードによる画素信号の読み出しの様子を示している。図中、左側の列はCCDイメージセンサー12の画素信号をライン単位で示しており、右側の列は実際に読み出される画素信号をライン単位で示している。また、図2の色フィルターとの対応により、奇数ラインは赤(R)の色(color)データを含んでいるとの理由からCRと表記し、偶数ラインは青(B)の色(color)データを含んでいるとの理由からCBと表記してある。

【0022】高画質モードでは、CCDイメージセンサー12は画素信号を1ラインずつ順番に出力する。すなわち、最初に1ライン目の画素信号を出力し、1ライン目の画素信号の出力が終了したら2ライン目の画素信号を出力し、2ライン目の画素信号の出力が終了したら3ライン目の画素信号を出力し、以降、同じ処理を繰り返し、最後にLライン目の画素信号を出力する。

【0023】このような線順次走査では、色フィルターがベイヤー配列であることと関連して、赤色情報を含むライン(CR)と青色情報を含むライン(CB)が交互に読み出されるので、高解像の画像が得られる。さらに、隣接するラインの画素信号の露光時間の差がないので、高画質の画像が得られる。ただし、全部の画素信号の読み出しには $1/15 \sim 1/10$ 秒の時間を要する。

【0024】高速モードは、その読み出しの仕方により色々なパターンが考えられる。さらに詳しくは、実際にそこから画素信号を読み出すラインの選択の仕方、また選択したラインに対する処理の仕方によって、種々のモ

ードが考えられる。以下では、電子的撮像装置に適用可能な種々のモードの中のいくつかの例について代表的に説明する。

【0025】図4は第一の高速モードによる画素信号の読み出しの様子を示している。図中、左側の列はCCDイメージセンサー12の画素信号をライン単位で示しており、右側の列は実際に読み出される画素信号をライン単位で示している。また、図3と同様に、赤(R)の色(color)データを含むラインはCRと表記し、青(B)の色(color)データを含むラインはCBと表記してある。

【0026】図4に示されるように、この高速モードでは、CCDイメージセンサー12は2ライン置きに1ラインの画素信号を順番に出力する。別の表現をすれば、垂直方向の3ライン毎に1ラインの画素信号を出力する。つまり、最初に3ライン目の画素信号の出力し、3ライン目の画素信号の出力が終了したら6ライン目の画素信号を出力し、6ライン目の画素信号の出力が終了したら9ライン目の画素信号を出力し、以降、同じ処理を繰り返し、最後にLライン目の画素信号を出力する。図4には、便宜上、最後にLライン目の画素信号が出力されるように、言い換えればLが3の倍数であるように示してあるが、Lが3の倍数である必然性は全くない。

【0027】一般にCCDイメージセンサーでは、水平転送に要する時間が画素信号の読み出しに要する時間に大きく寄与する。言い換えれば、水平転送の回数が画素信号の読み出しに要する時間を決定する。

【0028】図4の高速モードでは、実際に画素信号が読み出されるラインの数は全体の三分の一である。従って、図3の高画質モードに比べて、水平転送の回数は三分の一であり、画素信号は実質的に三分の一の時間で読み出される。つまり、一枚の画像の画素信号が $1/45 \sim 1/30$ 秒の時間で得られる。従って、 $30 \sim 45$ 枚/秒のフレームレートでの画像の取得が可能であり、このフレームレートは通常の動画表示を実現し得る数値である。

【0029】また、図4の高速モードでは、ベイヤー配列の色フィルターに対して、2ライン置きに1ラインの画素信号を読み出しているため、別の言い方をすれば、垂直方向の3ライン毎に1ラインの画素信号を読み出しているため、読み出された画素信号すなわち図4の右側の列において、赤色情報を含むライン(CR)と青色情報を含むライン(CB)を垂直方向に交互に並んでいる。従って、高解像の画像が得られる。

【0030】このように読み出された画素信号において赤色情報を含むライン(CR)と青色情報を含むライン(CB)が垂直方向に交互に並ぶことを本明細書中では色線順次と呼ぶことにする。また、赤色情報を含むライン(CR)と青色情報を含むライン(CB)が交互に読み出すことを色線順次走査と呼ぶことにする。

【0031】上述した図4の高速モードでは、垂直方向の3ライン毎に1ラインの画素信号を読み出しているが、ライン数はこれに限らない。例えば、垂直方向に5ライン毎に1ラインを読み出してもよい。あるいは、7ライン毎に1または3ラインの画素信号を読み出してもよい。

【0032】また、垂直方向の3ライン毎に1ラインの画素信号を読み出す場合においても、読み出すラインは3ライン目に限らない。読み出すラインは、1ライン目または2ライン目であってもよい。

【0033】これらを参酌すると、図4を用いて説明した第二の高速モードは、一般化して、垂直方向の m ライン毎に n ラインの画素信号を読み出すモード（ここに m と n は共に自然数で $m > n$ を満足する）であると言える。より詳しくは、垂直方向の $(2\alpha - 1)$ ライン毎に $(2\beta - 1)$ ラインの画素信号を読み出すモード（ここに α と β は共に自然数で $\alpha > \beta$ を満足する）であると言える。この場合、画素信号の読み出しに要する時間は実質的に高画質モードでの読み出しに要する時間の n/m すなわち $(2\beta - 1)/(2\alpha - 1)$ になる。また、ベイヤー配列の色フィルターに対して、画素信号は色線順次で読み出される。

【0034】図5は第二の高速モードによる画素信号の読み出しの様子を示している。図面の意味およびCRとCBの表記の意味は図4と同じである。図5に示されるように、この高速モードでは、CCDイメージセンサー12は2ライン置きに2ラインの画素信号を順番に出力する。別の表現をすれば、垂直方向の4ライン毎に2ラインの画素信号を出力する。つまり、最初に1ライン目の画素信号の出力し、1ライン目の画素信号の出力が終了したら2ライン目の画素信号を出力し、2ライン目の画素信号の出力が終了したら5ライン目の画素信号を出力し、5ライン目の画素信号の出力が終了したら6ライン目の画素信号を出力し、以降、同じ処理を繰り返し、最後に $L-3$ ライン目の画素信号の出力を出力し、これに続けて $L-2$ ライン目の画素信号を出力する。図5では、便宜上、 L が4の倍数であるように描かれているが、 L が4の倍数である必然性は全くない。

【0035】図5の高速モードでは、実際に画素信号が読み出されるラインの数は全体の二分の一である。従って、図3の高画質モードに比べて、水平転送の回数は二分の一であり、画素信号は実質的に二分の一の時間で読み出される。つまり、一枚の画像の画素信号が $1/30$ 秒の時間で得られる。従って、30枚/秒のフレームレートでの画像の取得が可能であり、このフレームレートは通常の動画表示を実現し得る数値である。

【0036】また、図5の高速モードでは、ベイヤー配列の色フィルターに対して、2ライン置きに2ラインの画素信号を読み出しているため、別の言い方をすれば、垂直方向の4ライン毎に2ラインの画素信号を読み出し

ているので、読み出された画素信号すなわち図5の右側の列は、赤色情報を含むライン（CR）と青色情報を含むライン（CB）が垂直方向に交互に並んだ色線順次となっている。従って、高解像度の画像が得られる。

【0037】さらに、図5の高速モードでは、垂直方向の4ライン毎に1ライン目と2ライン目の画素信号を読み出しているため、読み出された画素信号は隣接するラインの色情報を含んでいる。従って、モアレの少ない画像が得られる。

【0038】上述した図5の高速モードでは、垂直方向の4ライン毎に2ラインの画素信号を読み出しているが、ライン数はこれに限らない。例えば、垂直方向に6ライン毎に2ラインの画素信号を読み出してもよい。あるいは、8ライン毎に4ラインの画素信号を読み出してもよい。

【0039】また、垂直方向の4ライン毎に2ラインの画素信号を読み出す場合においても、読み出すラインは1ライン目と2ライン目に限らない。2ライン目と3ライン目であっても、または3ライン目と4ライン目であってもよい。あるいは1ライン目と4ライン目であってもよい。

【0040】これらを参酌すると、図5を用いて説明した第二の高速モードは、一般化して、垂直方向の m ライン毎に n ラインの画素信号を読み出すモード（ここに m と n は共に自然数で $m > n$ を満足する）であると言える。より詳しくは、垂直方向の 2α ライン毎に 2β ラインの画素信号を読み出すモード（ここに α と β は共に自然数で $\alpha > \beta$ を満足する）であると言える。この場合、画素信号の読み出しに要する時間は実質的に高画質モードでの読み出しに要する時間の β/α になる。

【0041】さらに詳しくは、 2β ラインは、隣接するラインからなるか、偶数ラインを間に置いたラインからなると言える。この場合、ベイヤー配列の色フィルターに対して、画素信号は色線順次で読み出され、読み出される画素信号は隣接するラインの色情報を含んでいる。

【0042】図6は第三の高速モードによる画素信号の読み出しの様子を示している。図面の意味およびCRとCBの表記の意味は図4と同じである。図6に示されるように、この高速モードでは、CCDイメージセンサー12は垂直方向の3ライン毎に2ラインの画素信号を加算して出力する。つまり、最初に1ライン目の画素信号と3ライン目の画素信号を加算して出力し、続いて、4ライン目の画素信号と6ライン目の画素信号を加算して出力し、以降、同じ処理を繰り返し、最後に $L-2$ ライン目の画素信号と L ライン目の画素信号を加算して出力する。図6では、便宜上、 L が3の倍数であるように描いてあるが、 L が3の倍数である必然性は全くない。

【0043】図6の高速モードでは、実際に読み出されるラインの数は全体の三分の一である。従って、図3の高画質モードに比べて、水平転送の回数は三分の一であ

り、画素信号は実質的に三分の一の時間で読み出される。一枚の画像の画素信号が $1/45 \sim 1/30$ 秒の時間で得られる。従って、 $30 \sim 45$ 枚/秒のフレームレートでの画像の取得が可能であり、このフレームレートは通常の動画表示を実現し得る数値である。

【0044】また、図6の高速モードでは、ベイヤー配列の色フィルターに対して、垂直方向の3ライン毎に2ラインの画素信号を加算して読み出しているの、読み出された画素信号は、赤色情報を含むライン(CR)と青色情報を含むライン(CB)が垂直方向に交互に並んだ色線順次となっている。従って、高解像度の画像が得られる。

【0045】さらに、図6の高速モードでは、垂直方向の3ライン毎にその中の最上ラインの画素信号と最下ラインの画素信号を加算して読み出しているの、読み出された画素信号は隣接するラインの色情報を含んでいる。従って、モアレの少ない画像が得られる。

【0046】画素信号の加算は垂直転送路または水平転送路において行なわれる。以下では、まず垂直転送路における加算について説明し、その後で水平転送路における加算について説明する。

【0047】図7は垂直転送路における画素信号の加算を説明する図である。図中、四角形はCCDイメージセンサの各画素であるフォトダイオードを意味し、四角形内のR、G、Bのアルファベットはフォトダイオードが認知する色を意味している。また、垂直方向に3ライン毎に分割した際に、それぞれの分割した中において相対的に同じ位置に相当するフォトダイオードには、その色のアルファベットすなわちR、G、Bのいずれかに、最上ライン、中央ライン、最下ラインに対応させてA、B、Cの添字を付してある。

【0048】最上ライン(Aの添字がついたアルファベットで示されたフォトダイオードからなる)の画素信号と最下ライン(Cの添字がついたアルファベットで示されたフォトダイオードからなる)の画素信号の加算は例えば次のようにして行なわれる。図7において、まず、Aの添字がついたアルファベットのフォトダイオードの画素信号が垂直転送路に移送され、画素信号である電荷がフォトダイオードの横に形成されたポテンシャル井戸に格納される。その後、画素信号の電荷を格納したポテンシャル井戸が垂直転送路を下方に移動され、2ライン下のフォトダイオードすなわちCの添字がついたアルファベットのフォトダイオードの横に来ると同時に、最下ラインのフォトダイオードすなわちCの添字がついたアルファベットのフォトダイオードの画素信号が垂直転送路に移送される。この結果、ポテンシャル井戸(図において+を囲む楕円で示される)には、Aの添字がついたアルファベットのフォトダイオードから移送された電荷とCの添字がついたアルファベットのフォトダイオードから移送された電荷が一緒に格納される。つまり最上

ラインのフォトダイオードの画素信号と最下ラインのフォトダイオードの画素信号が加算される。その後、加算した画素信号を格納したポテンシャル井戸は引き続き垂直転送路を下方に移動され、水平転送路に移った後は左方向に移動されライン単位で順番に読み出される。

【0049】ポテンシャル井戸の大きさは、全画素読み出し時と同じであっても、異なってもよい。ポテンシャル井戸の大きさが全画素読み出し時と同じ場合すなわちポテンシャル井戸の容量が全画素読み出し時のフォトダイオードの容量と同じ場合、オーバーフロードレインの基板電圧を調整してフォトダイオードの容量をポテンシャル井戸の容量の二分之一に変更することが好ましい。別の言い方をすれば、フォトダイオードを全画素読み出し時の二分之一のダイナミックレンジで動作させることが好ましい。このような容量すなわちダイナミックレンジの変更は、加算後に電荷が垂直転送路から溢れるのを防ぐ。この場合、フォトダイオードのダイナミックレンジが二分之一に制限されるが、読み出し後の信号レベルが全画素読み出し時と同じなので後の信号処理がそのまま行なえるメリットがある。

【0050】また、ポテンシャル井戸の大きさが全画素読み出し時と異なる場合、フォトダイオードがダイナミックレンジの変更なしで動作されるのであれば、ポテンシャル井戸の大きさは全画素読み出し時の二倍であることが好ましい。このようなポテンシャル井戸の大きさの設定は、加算後に電荷が垂直転送路から溢れるのを防ぐ。この場合、フォトダイオードのダイナミックレンジをフルに生かせるのでSN比の面でメリットがある。

【0051】図8は水平転送路における画素信号の加算を説明する図である。図中の四角形およびアルファベットの意味は図7と同じである。最上ラインの画素信号と最下ラインの画素信号の加算は次のようにして行なわれる。図8において、まず、Aの添字がついたアルファベットのフォトダイオードの画素信号とCの添字がついたアルファベットのフォトダイオードの画素信号が共に垂直転送路に移送され、画素信号である電荷がフォトダイオードの横に形成されたポテンシャル井戸(図において白抜き楕円で示される)に格納される。その後、すべてのポテンシャル井戸が一様に垂直転送路を下方に移動され、3ライン毎に分割された中の最下ラインのポテンシャル井戸に格納された電荷が水平転送路に形成されたポテンシャル井戸(図において+を囲む楕円で示される)に移った後も、ポテンシャル井戸の下方への移動は2ライン分だけ続けられ、3ライン毎に分割された中の最上ラインのポテンシャル井戸に格納された電荷も水平転送路に形成されたポテンシャル井戸に移る。この結果、水平転送路内のポテンシャル井戸には、Aの添字がついたアルファベットのフォトダイオードから移送された電荷とCの添字がついたアルファベットのフォトダイオードから移送された電荷とが格納される。つまり最上

ラインのフォトダイオードの画素信号と最下ラインのフォトダイオードの画素信号が加算される。その後、水平転送路内のポテンシャル井戸は左方向に移動されライン単位で順番に読み出される。

【0052】水平転送路は、フォトダイオード間を延びる垂直転送路とは異なり、撮像領域の外側に位置するので、従って、水平転送路に形成するポテンシャル井戸は、垂直転送路のポテンシャル井戸の二倍以上の大きな容量をもつものとする事ができる。このように水平転送路は大きな容量のポテンシャル井戸を形成可能であるので、フォトダイオードをフルのダイナミックレンジで動作させても、電荷が水平転送路から溢れる心配はない。この場合、フォトダイオードのダイナミックレンジをフルに生かせるのでSN比の面でメリットがある。

【0053】上述した図6の高速モードでは、垂直方向の3ライン毎に2ラインの画素信号を読み出しているが、ライン数はこれに限らない。例えば、垂直方向に5ライン毎に2ラインの画素信号を加算して読み出してもよい。あるいは、7ライン毎に2ラインまたは3ラインの画素信号を加算して読み出してもよい。

【0054】これらを参酌すると、図6を用いて説明した第二の高速モードは、一般化して、垂直方向の m ライン毎に n ラインの画素信号を加算して読み出すモード（ここに m と n は共に自然数で $m > n$ を満足する）であると言える。より詳しくは、垂直方向の $(2\alpha - 1)$ ライン毎に β ラインの画素信号を加算して読み出すモード（ここに α と β は共に自然数で $2\alpha - 1 > \beta > 1$ を満足する）であると言える。この場合、画素信号の読み出しに要する時間は実質的に高画質モードでの読み出しに要する時間の n/m すなわち $\beta / (2\alpha - 1)$ になる。

【0055】さらに詳しくは、 β ラインは $(2\alpha - 1)$ ライン毎の少なくとも最上ラインと最下ラインを含んでいると言える。この場合、読み出される画素信号は隣接するラインの色情報を含んでいる。

【0056】また、更に詳しくは、 β ラインは $(2\alpha - 1)$ ライン毎の最上ラインと最下ラインを含む奇数ラインからなると言える。この場合、ベイヤー配列の色フィルターに対して、画素信号は色線順次で読み出される。

【0057】また、図7を用いて説明した加算は、一般化して、 n ラインの電荷を垂直転送路に n 回に分けて移送すると共に $m - 1$ 回の垂直転送を行なうことにより n ラインの加算を垂直転送路で行なった後、 m 回単位で垂直転送クロックを与えて水平転送路への転送を行なう加算と言える。

【0058】また、図8を用いて説明した加算は、一般化して、 n ラインの電荷を垂直転送路に移送した後に m 回単位で垂直転送クロックを与えて水平転送路への転送を行なうことにより n ラインの加算を水平転送路で行なう。

【0059】図9は第四の高速モードによる画素信号の

読み出しの様子を示している。図面の意味およびCRとCBの表記の意味は図4と同じである。図9に示されるように、この高速モードでは、CCDイメージセンサー12は垂直方向に連続する3ラインの画素信号を加算して出力する。つまり、最初に1ライン目の画素信号と2ライン目の画素信号と3ライン目の画素信号を加算して出力し、続いて、4ライン目の画素信号と5ライン目の画素信号と6ライン目の画素信号を加算して出力し、以降、同じ処理を繰り返し、最後に $L - 2$ ライン目の画素信号と $L - 1$ ライン目の画素信号と L ライン目の画素信号を加算して出力する。図9では、便宜上、 L が3の倍数であるように描いてあるが、 L が3の倍数である必然性は全くない。

【0060】図9の高速モードでは、実際に読み出されるラインの数は全体の三分の一である。従って、図3の高画質モードに比べて、水平転送の回数は三分の一であり、画素信号は実質的に三分の一の時間で読み出される。一枚の画像の画素信号が $1/45 \sim 1/30$ 秒の時間で得られる。従って、 $30 \sim 45$ 枚/秒のフレームレートでの画像の取得が可能であり、このフレームレートは通常の動画表示を実現し得る数値である。

【0061】画素信号の加算は垂直転送路または水平転送路において行なわれる。以下では、まず垂直転送路における加算について説明し、その後で水平転送路における加算について説明する。

【0062】図10は垂直転送路における画素信号の加算を説明する図である。図中の四角形およびアルファベットの意味は図7と同じである。画素信号の加算は例えば次のようにして行なわれる。図10において、まず、Aの添字がついたアルファベットのフォトダイオードの画素信号が垂直転送路に移送され、画素信号である電荷がフォトダイオードの横に形成されたポテンシャル井戸に格納される。その後、最上ラインのフォトダイオードの画素信号の電荷を格納したポテンシャル井戸が垂直転送路を下方に移動され、1ライン下のフォトダイオードすなわちBの添字がついたアルファベットのフォトダイオードの横に来ると同時に、次ラインのフォトダイオードすなわちBの添字がついたアルファベットのフォトダイオードの画素信号が垂直転送路に移送される。この結果、ポテンシャル井戸には、Aの添字がついたアルファベットのフォトダイオードから移送された電荷とBの添字がついたアルファベットのフォトダイオードから移送された電荷が一緒に格納される。続いて、最上ラインと次ラインの画素信号の電荷を格納したポテンシャル井戸が引き続き垂直転送路を下方に移動され、さらに1ライン下のフォトダイオードすなわちCの添字がついたアルファベットのフォトダイオードの横に来ると同時に、最下ラインのフォトダイオードすなわちCの添字がついたアルファベットのフォトダイオードの画素信号が垂直転送路に移送される。この結果、ポテンシャル井戸（図に

において+を囲む楕円で示される)には、Aの添字がついたアルファベットのフォトダイオードから移送された電荷とBの添字がついたアルファベットのフォトダイオードから移送された電荷とCの添字がついたアルファベットのフォトダイオードから移送された電荷と一緒に格納される。つまり最上ラインのフォトダイオードの画素信号と2ライン目のフォトダイオードの画素信号と最下ラインのフォトダイオードの画素信号が加算される。その後、加算した画素信号を格納したポテンシャル井戸は引き続き垂直転送路を下方に移動され、水平転送路に移った後は左方向に移動されライン単位で順番に読み出される。

【0063】ポテンシャル井戸の大きさは、全画素を読み出す時と同じであっても、異なってもよい。ポテンシャル井戸の大きさが全画素読み出し時と同じ場合すなわちポテンシャル井戸の容量が全画素読み出し時のフォトダイオードの容量と同じ場合、オーバーフローレインの基板電圧を調整してフォトダイオードの容量をポテンシャル井戸の容量の三分の一に変更することが好ましい。別の言い方をすれば、フォトダイオードを全画素読み出し時の三分の一のダイナミックレンジで動作させることが好ましい。このような容量すなわちダイナミックレンジの変更は、加算後に電荷が垂直転送路から溢れるのを防ぐ。この場合、フォトダイオードのダイナミックレンジが三分の一に制限されるが、読み出し後の信号レベルが全画素読み出し時と同じなので後の信号処理がそのまま行なえるメリットがある。

【0064】また、ポテンシャル井戸の大きさが全画素読み出し時と異なる場合、フォトダイオードをダイナミックレンジの変更なしで動作されるのであれば、ポテンシャル井戸の大きさは全画素読み出し時の三倍であることが好ましい。このようなポテンシャル井戸の大きさの設定は、加算後に電荷が垂直転送路から溢れるのを防ぐ。この場合、フォトダイオードのダイナミックレンジをフルに生かせるのでSN比の面でメリットがある。

【0065】図11は水平転送路における画素信号の加算を説明する図である。図中の四角形およびアルファベットの意味は図7と同じである。画素信号の加算は次のようにして行なわれる。図11において、まず、Aの添字がついたアルファベットのフォトダイオードの画素信号とBの添字がついたアルファベットのフォトダイオードの画素信号とCの添字がついたアルファベットのフォトダイオードの画素信号が共に垂直転送路に移送され、画素信号である電荷がフォトダイオードの横に形成されたポテンシャル井戸(図において白抜きの楕円で示される)に格納される。その後、すべてのポテンシャル井戸が一様に垂直転送路を下方に移動され、3ライン毎に分割された中の最下ラインのポテンシャル井戸に格納された電荷が水平転送路に形成されたポテンシャル井戸(図において+を囲む楕円で示される)に移った後も、ポテ

ンシャル井戸の下方への移動は2ライン分だけ続けられ、3ライン毎に分割された中の次ラインのポテンシャル井戸に格納された電荷と最上ラインのポテンシャル井戸に格納された電荷も水平転送路に形成されたポテンシャル井戸に移る。この結果、水平転送路内のポテンシャル井戸には、Aの添字がついたアルファベットのフォトダイオードから移送された電荷とBの添字がついたアルファベットのフォトダイオードから移送された電荷とCの添字がついたアルファベットのフォトダイオードから移送された電荷とが格納される。つまり垂直方向に連続する3ラインのフォトダイオードの画素信号が加算される。その後、水平転送路内のポテンシャル井戸は左方向に移動されライン単位で順番に読み出される。

【0066】水平転送路は、フォトダイオード間を延びる垂直転送路とは異なり、撮像領域の外側に位置するので、その幅は大きく設定することも可能である。つまり、水平転送路はその容量を大きく設計することが可能である。従って、水平転送路に形成するポテンシャル井戸は、垂直転送路のポテンシャル井戸の三倍以上の大きな容量をもつものとすることができる。このように水平転送路は大きな容量のポテンシャル井戸を形成可能であるので、フォトダイオードをフルのダイナミックレンジで動作させても、電荷が水平転送路から溢れる心配はない。この場合、フォトダイオードのダイナミックレンジをフルに生かせるのでSN比の面でメリットがある。

【0067】上述した図9の高速モードでは、垂直方向に連続する3ラインの画素信号を加算して読み出しているが、ライン数はこれに限らない。例えば、垂直方向に連続する4ラインまたは5ラインの画素信号を加算して読み出してもよい。

【0068】特に、垂直方向に偶数ラインの画素信号を加算して読み出した場合、ベイヤー配列の色フィルターに対して読み出された画素信号は $R+2G+B$ の色情報を含んでいることになる。これは輝度信号の構成に近く、コントラスト情報を取り易く、オートフォーカス制御用のデータに適している。

【0069】これらを参酌すると、図9を用いて説明した第二の高速モードは、一般化して、垂直方向に連続する q ラインの画素信号を加算して読み出すモード(ここに q は自然数である)であると言える。

【0070】また、図10を用いて説明した加算は、一般化して、 q ラインの電荷を垂直転送路に q 回に分けて移送すると共に $q-1$ 回の垂直転送を行なうことにより n ラインの加算を垂直転送路で行なった後、 q 回単位で垂直転送クロックを与えて水平転送路への転送を行なう加算と言える。

【0071】また、図8を用いて説明した加算は、一般化して、 q ラインの電荷を垂直転送路に移送した後に q 回単位で垂直転送クロックを与えて水平転送路への転送を行なうことにより q ラインの加算を水平転送路で行な

う加算と言える。

【0072】前述したように、CCDイメージセンサー12は通常時は高速モードで駆動され、トリガー46が押し下げられた時だけ高画質モードで駆動され、きれいな画像が記録媒体32に記録される。例えば、図12に示されるように、液晶表示部32には、通常時は1フレーム毎すなわち1/60秒毎に一枚の画像が表示され、トリガー46が押し下げられた直後は6フレームに相当する時間すなわち1/10秒の間に一枚の画像が表示される。1/60秒間に一枚の画像表示すなわち60枚/秒のフレームレートでの画像表示は一般に人間の目には動画として認識される。このような理由から、図12では、高速モードにより得られる画像を「動画」と表記し、これと区別するため、高画質モードにより得られる画像を「静止画」と表記してある。これに関連して、以下の説明においても、場合によって、高速モードにより得られる画像を「動画」と表現し、高画質モードにより得られる画像を「静止画」と表現する。

【0073】静止画の読み出しには複数のフレームに相当する時間(図12では1/10秒)を要するため、トリガー押し下げ後のしばらくの間は液晶表示部32には静止画が表示され、その間に静止画は記録媒体32に記録される。静止画の記録終了後、CCDイメージセンサー12の読み出しモードは再び高速モードに戻り、液晶表示部32には再び動画が表示される。

【0074】この電子的撮像装置では、図13に示されるように、1フレーム毎つまり1/60秒毎に、オートフォーカス調節機構(AF)、自動ホワイトバランス調節機構(AWB)、自動露出調節機構(AE)のための制御データを得ている。AF、AWB、AEのための制御データの取得は、CPU24により、これまで説明してきた一部画像読み出しモードによってDRAM28に一時的に記憶された画像データに基づいて行なわれる。つまり、CPU24は、1フレーム毎すなわち1/60秒毎に、DRAM28に一時的に記憶された画像データを取り込み、これに適当な演算処理を行ない、AF、AWB、AEのための制御データのいずれかを算出する。AF、AWB、AEのための制御データは1フレーム毎に順番に算出され、制御データの算出は動画表示の間は繰り返し行なわれる。

【0075】算出されたAF用の制御データはレンズ駆動系38に送られ、レンズ駆動系38はこれに基づいてレンズ40を光軸方向に移動させる。AE用の制御データは絞り駆動系42に送られ、絞り駆動系42はこれに基づいて絞り44の開口径を調節する。AWB用の制御データは情報処理部26に送られ、画像の色合いの補正に利用される。

【0076】このように1フレーム毎にAF、AWB、AEのための制御データを得ているため、制御データを得るための電気回路として、画像データを一時的に記憶

するDRAM28を利用できる。従来の装置は、AF、AWB、AEのための制御データを同時に得ているため、三系統の専用の回路を必要としたが、この装置はそのような回路を必要としない。

【0077】動画を表示するための高速モードは、上述した四つのモードの中で切り換えられてもよい。さらに、モードの切り換えに伴ない、制御データの算出の仕方も切り換えられてもよい。動画表示時の読み出しモードの切り換えは例えばトリガー操作によって行なわれる。この場合、トリガー46は二段押し式トリガーが使用され、これはトリガーが一段押し下げられたときに第一のスイッチとして機能し、続けて二段押し下げられたときに第二のスイッチとして機能する。図14はこのようなトリガー操作に応じた読み出しモードの切り換えの一例を示している。

【0078】通常時は、CCDイメージセンサー12は、前述の第一ないし第二ないし第三の高速モードのいずれかのモードで駆動される。図14には、これらを総称して「nライン」モードと表記してある。その間は、nラインモードにより得られる画像データに基づいて、AF、AWB、AEのための制御データが1フレーム毎に繰り返し算出され、AF制御とAWB制御とAE制御が行なわれる。

【0079】トリガー46が一段押し下げられた後に少なくとも所定時間が経過する間は、CCDイメージセンサー12は、前述の第四の高速モードで駆動される。図14には、これを「q加算」モードと表記してある。その間、q加算モードに基づいて得られる画像データに基づいて、AFのための制御データが1フレーム毎に算出され、専らAF制御が行なわれる。つまり、トリガーの一段押し下げ後の所定時間はAF制御専用割り当てられている。前述したように、q加算モードにより読み出される画素信号はR+2G+Bの色情報を含んでおり、輝度信号の構成に近いため、コントラスト情報が取り易く、AF用の制御データの算出に適している。このため、この間は、最適な制御データによるAF制御が行なわれる。

【0080】トリガー46が二段押し下げられると、AF制御専用の所定時間が経過していれば直ちに、さもなければ経過後に、CCDイメージセンサー12は、読み出しモードに切り換えられ、順次走査による高画質モードで駆動される。その後、6フレームすなわち1/10秒の間に順次走査によるきれいな画像が記録媒体32に記録される。静止画の記録終了後、CCDイメージセンサー12の読み出しモードは再びnラインモードに戻る。

【0081】このような読み出しモードの切り換えと制御データの変更により、静止画記録の直前は専らAF制御が最適な制御データに基づいて行なわれるので、より正確に合焦したきれいな画像の取得が効果的に行なわれ

る。

【0082】図15はトリガー操作に応じた読み出しモードの切り換えの別の例を示している。この例では、CCDイメージセンサー12は常にq加算モードで駆動されるが、静止画記録直前の加算ライン数が通常時の二倍になっている。

【0083】通常時は、CCDイメージセンサー12は、垂直方向に連続する α ライン(α は2以上の自然数)の画素信号を加算して読み出すq加算モードで駆動される。その間は、このq加算モードにより得られる画像データに基づいて、AF、AWB、AEのための制御データが1/60秒毎に繰り返し算出され、AF制御とAWB制御とAE制御が行なわれる。

【0084】トリガー46が一段押し下げられた後に少なくとも所定時間が経過する間は、CCDイメージセンサー12は、垂直方向に連続する 2α ラインの画素信号を加算して読み出すq加算モードで駆動される。その間は、このq加算モードにより得られる画像データに基づいて、AFのための制御データが1/120秒毎に算出され、これに基づいてAF制御が行なわれる。

【0085】トリガー46が二段押し下げられると、AF制御専用の所定時間が経過していれば直ちに、さもなければ経過後に、CCDイメージセンサー12は、読み出しモードが切り換えられ、順次走査による高画質モードで駆動される。その後、6フレームすなわち1/10秒の間に順次走査によるきれいな画像が記録媒体32に記録される。静止画の記録終了後、CCDイメージセンサー12の読み出しモードは再び通常時のq加算モードに戻る。

【0086】このような読み出しモードの切り換えと制御データの変更により、静止画記録の直前は専らAF制御が通常時の二倍のレートで得られる制御データに基づいて行なわれるので、より高速に合焦しシャッターチャンスを見逃さずにきれいな画像の取得が効果的に行なわれる。

【0087】本発明は、上述の実施の形態に何等限定されるものではなく、その技術思想を逸脱しない範囲で行なわれる実施はすべて含む。本発明は以下の各項に記す技術思想を含んでいる。

【0088】1. 二次元配列の固体撮像素子より順次走査によって全ての画素信号を取り出し静止画を記録するモードと、前記固体撮像素子より垂直方向のmライン毎にnラインの画素信号を取り出し静止画を記録、または動画処理するモードを持つことを特徴とする電子的撮像装置。

【0089】〔従来の問題点〕100万画素クラスのインターライン型の固体撮像素子を20MHz以下で順次走査駆動させると、10~15フレーム/秒となり、ファインダーの動画表示が疑似動画となってしまう。

【0090】〔効果〕フレームレートをm/n倍に上げ

ることができる。

2. 第1項において、垂直方向のmライン毎にnラインの画素信号を取り出して静止画、または動画処理する画像データの色信号が、線順次データで得られることを特徴とする電子的撮像装置。

【0091】〔従来の問題点〕単板カメラで、解像度を重視して、固体撮像素子のフィルターを構成すると、色線順次にするのが有利である。しかし、単純に1ラインの間引き等を行なうと、線順次のデータが得られない。

【0092】〔効果〕線順次で色信号を得ることで、解像度を維持しつつ、必要な色信号を得ることができる。

3. 第1項において、固体撮像素子の色フィルターが、線順次のフィルターで構成されていることを特徴とする電子的撮像装置。

【0093】〔従来の問題点〕単板カメラで、解像度を重視して、固体撮像素子のフィルターを構成すると、色線順次にするのが有利である。しかし、単純に1ラインの間引き等を行なうと、線順次のデータが得られない。

【0094】〔効果〕順次走査出力、mライン毎の出力共に線順次信号が得られる。

4. 第1項において、 $n=2\alpha$ であることを特徴とする電子的撮像装置。

〔従来の問題点〕単純に1ラインの間引き等を行なうと、線順次のデータが得られない。

【0095】〔効果〕偶数ラインずつ読み出すことで、線順次で色信号が得られる。

5. 第1項において、 $m=2\alpha+1$ 、 $n=1$ であることを特徴とする電子的撮像装置。

【0096】〔従来の問題点〕単純に1ラインの間引き等を行なうと、線順次のデータが得られない。

〔効果〕奇数ライン毎に1ラインを読むことで、線順次フィルターの場合、そのまま線順次で画像信号が得られる。

【0097】6. 第1項において、動画処理した信号をAF情報またはAE情報またはAWB情報として用いることを特徴とする電子的撮像装置。

〔従来の問題点〕10~15フレーム/秒では、AF、AE、AWB共に瞬時の静止画撮影に対しては反応が遅い。

【0098】〔効果〕フレームレートがm/n倍でAF、AE、AWBのデータを高速に得ることができる。

7. 第1項において、動画処理した信号をAF情報またはAE情報またはAWB情報として用い、AF、AE、AWBの制御用データの何れかを1フレームに一つずつ算出し、前記データの算出を順番に繰り返し行なうことを特徴とする電子的撮像装置。

【0099】〔従来の問題点〕フレームレートが遅いので、AF、AE、AWBを同時に平行して処理する必要があった。

〔効果〕AF、AE、AWBのデータを順番に算出する

ことで、各々のデータへのフリッカーの影響を無くすことができ必要な回路を最小限とすることができる。

【0100】8. 第1項において、静止画処理または動画処理した信号を付属する表示装置（例えば液晶モニター）または外部の表示装置に供給することを特徴とする電子的撮像装置。

【0101】〔従来の問題点〕少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

〔効果〕フレームレートが m/n 倍で付属する表示装置で動画表示できるので疑似動画にならない。

【0102】 n ラインのみ読み出されるのでライン数の少ない表示装置に適したデータを得ることができる。

9. 第1項において、動画処理した信号をAF情報またはAE情報またはAWB情報として用いると共に、付属する表示装置（例えば液晶モニター）または外部の表示装置にも同時に供給することを特徴とする電子的撮像装置。

【0103】〔従来の問題点〕少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

〔効果〕AF、AE、AWBのデータを算出している間も、表示装置に動画信号が供給されているので、ファインダーとしての役目をなくすることができる。

【0104】10. 二次元配列の固体撮像素子より順次走査によって全ての画素信号を取り出し静止画を記録するモードと、前記固体撮像素子より垂直方向の m ライン毎に n ラインを加算した後に画素信号を取り出し静止画を記録または動画処理するモードを持つことを特徴とする電子的撮像装置。

【0105】〔従来の問題点〕100万画素クラスのインターライン型の固体撮像素子を20MHz以下で順次走査駆動させると、10～15フレーム/秒となり、ファインダーの動画表示が疑似動画となってしまう。

【0106】また、単純間引き処理を行なうと、モアレ発生の原因となる。

〔効果〕フレームレートを m 倍に上げることができる。モアレを減らすことができる。

【0107】 n ラインを加算することで、ダイナミックレンジの大きいデータが撮像素子出力として得ることができる。

11. 第10項において、垂直方向の m ライン毎に n ラインを加算した後に画素信号を取り出して静止画または動画処理する画像データの色信号が線順次データで得られることを特徴とする電子的撮像装置。

【0108】〔従来の問題点〕単純に加算を行なったのでは、線順次フィルタの場合、混色してしまう。

〔効果〕線順次で色信号を得ることで、解像を維持しつつ、必要な色信号を得ることができる。

【0109】12. 第10項において、固体撮像素子の色フィルタが線順次のフィルタで構成されていることを特徴とする電子的撮像装置。

〔従来の問題点〕単純に加算を行なったのでは、線順次フィルタの場合、混色してしまう。

【0110】〔効果〕順次走査出力、 m ライン毎の出力共に線順次で色信号が得られる。

13. 第10項において、加算する n ラインは同一の色フィルタで構成されていることを特徴とする電子的撮像装置。

【0111】〔従来の問題点〕単純に加算を行なったのでは、線順次フィルタの場合、混色してしまう。

〔効果〕色信号を混ぜることなく、モアレを減らすことができる。

【0112】14. 第10項において、加算する n ラインは同一の色フィルタで、 m ライン毎に加算する n ラインの色フィルタを異ならせることを特徴とする電子的撮像装置。

【0113】〔従来の問題点〕単純に加算を行なったのでは、線順次フィルタの場合、混色してしまう。

〔効果〕 m ライン毎に線順次の色信号が得られる。

【0114】15. 第10項において、 $m=2\alpha+1$ であることを特徴とする電子的撮像装置。

〔従来の問題点〕単純に加算を行なったのでは、線順次フィルタの場合、混色してしまう。

【0115】〔効果〕奇数ライン毎に n ラインを加算することで、 n ライン毎に線順次の色信号を得る場合、隣接する m ラインのブロックに最も近いラインデータを用いることになり、同時化時に偽色が発生し難くなる。

【0116】16. 第10項において、 n ラインの電荷を垂直転送路に n 回に分けて移送すると共に、 $m-1$ 回の垂直転送を行なうことで、 n ラインの加算を垂直転送路で行なった後、 m 回単位で垂直転送クロックを与えて水平転送路への転送を行なうことを特徴とする電子的撮像装置。

【0117】〔従来の問題点〕従来の全画素読み出しのCCDでは、全ての画素を独立で読み出すことが目的であるため、垂直転送路で加算することができなかった。

〔効果〕固体撮像素子内で加算できるので、外部に加算器が不要である。

【0118】17. 第16項において、 n ラインの加算および水平転送路への転送を行なう際に、オーバーフローを制御するための基板電圧を順次走査時と異ならせることを特徴とする電子的撮像装置。

【0119】〔従来の問題点〕順次走査時のダイナミックレンジ設定で加算を行なうと、垂直転送路の容量は小さいため、電荷が転送路からあふれてしまう。

〔効果〕基板電圧を異ならせることで、加算時と順次走査時の電荷量に合わせてダイナミックレンジを設定することができ、 S/N が向上する。

【0120】18. 第10項において、 n ラインの電荷を垂直転送路に移送した後、 m 回単位で垂直転送クロックを与えて水平転送路への転送を行なうことで n ライン

の加算を水平転送路で行なうことを特徴とする電子的撮像装置。

【0121】〔従来の問題点〕単純に水平転送路で加算を行なうと、全てのラインが加算の対象となってしまう。順次走査時のダイナミックレンジ設定で加算を行なうと、垂直転送路の容量は小さいため、電荷が転送路からあふれてしまう。

【0122】〔効果〕固体撮像素子で加算できるので、外部に加算器が不要となる。水平転送路を用いるので、垂直転送路加算より加算データの容量を大きくできる。

【0123】19. 第18項において、 n ラインの加算を行なう場合の一画素当たりの露光電荷量が転送路容量 z に対して z/n 倍以下となるように露出制御することとを特徴とする電子的撮像装置。

【0124】〔従来の問題点〕順次走査時の露出設定で加算を行なうと、水平転送路の容量オーバー時に電荷が転送路からあふれてしまう。

〔効果〕水平転送路でのあふれを防ぐ。

【0125】20. 第10項において、 n ラインの加算を行なう場合の一画素当たりの露光電荷量が前記順次走査によって全ての画素信号を取り出すモードの露光電荷量の $1/n$ 倍となるように露出制御することとを特徴とする電子的撮像装置。

【0126】〔従来の問題点〕順次走査時の露出設定で加算を行なうと、水平転送路の容量オーバー時に電荷が転送路からあふれてしまう。

〔効果〕モードの違いによって、露出レベルが異なることをなくした。

【0127】21. 第10項において、動画処理した信号をAF情報またはAE情報またはAWB情報として用いることを特徴とする電子的撮像装置。

〔従来の問題点〕10～15フレーム/秒では、AF、AE、AWB共に瞬時の静止画撮影に対しては反応が遅い。

【0128】〔効果〕フレームレートが m 倍でAF、AE、AWBのデータを高速に得ることができる。

22. 第10項において、動画処理した信号をAF情報またはAE情報またはAWB情報として用い、AF、AE、AWBの制御用データの何れかを1フレームに一つずつ算出し、前記データの算出を順番に繰り返して行なうことを特徴とする電子的撮像装置。

【0129】〔従来の問題点〕フレームレートが遅いので、AF、AE、AWBを同時に平行して処理する必要があった。

〔効果〕AF、AE、AWBのデータを順番に算出することで、各々のデータへのフリッカーの影響を無くすることができる。

【0130】23. 第10項において、静止画処理または動画処理した信号を付属の表示装置（例えば液晶モニター）または外部の表示装置に供給することとを特徴とする電子的撮像装置。

〔従来の問題点〕少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

【0131】〔従来の問題点〕少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

〔効果〕フレームレートが m 倍で付属する表示装置で動画表示できるので、疑似動画にならない。

【0132】 n ラインが加算されるので、ライン数の少ない表示装置に適したデータを得ることができる。

24. 第10項において、動画処理した信号をAF情報またはAE情報またはAWB情報として用いると共に、付属の表示装置（例えば液晶モニター）または外部の表示装置に供給することとを特徴とする電子的撮像装置。

【0133】〔従来の問題点〕少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

〔効果〕AF、AE、AWBのデータを算出している間も、表示装置に動画信号が供給されているので、ファインダーとしての役目をなすことができる。

【0134】25. 二次元配列の固体撮像素子より順次走査によって全ての画素信号を取り出して静止画を記録するモードと、前記固体撮像素子より垂直方向の連続する q ライン毎に加算した画素信号を取り出し静止画を記録または動画処理するモードを持つことを特徴とする電子的撮像装置。

【0135】〔従来の問題点〕100万画素クラスのインターライン型の固体撮像素子を20MHz以下で順次走査駆動させると、10～15フレーム/秒となり、ファインダーの動画表示が疑似動画となってしまう。

【0136】〔効果〕フレームレートを q 倍に上げることができる。 q ラインを加算することで、ダイナミックレンジの大きいデータが撮像素子出力として得ることができる。

【0137】26. 二次元配列の固体撮像素子より順次走査によって全ての画素信号を取り出し静止画を記録するモードと、前記固体撮像素子より垂直方向の m ライン毎に n ラインの画素信号を取り出し静止画を記録または動画処理するモードと、前記固体撮像素子より垂直方向の連続する q ライン毎に加算した画素信号を取り出し静止画を記録または動画処理するモードを持つことを特徴とする電子的撮像装置。

【0138】〔従来の問題点〕100万画素クラスのインターライン型の固体撮像素子を20MHz以下で順次走査駆動させると、10～15フレーム/秒となり、ファインダーの動画表示が疑似動画となってしまう。

【0139】〔効果〕フレームレートを m/n 倍および q 倍に上げることができる。加算するデータをモード毎に異ならせているので、加算する色フィルターの組み合わせが異なったデータを得ることができる。

【0140】 q ラインを加算することで、ダイナミックレンジの大きいデータが撮像素子出力として得ることができる。

27. 二次元配列の固体撮像素子より順次走査によって

全ての画素信号を取り出し静止画を記録するモードと、前記固体撮像素子より垂直方向の m ライン毎に n ラインを加算した後に画素信号を取り出し静止画を記録または動画処理するモードと、前記固体撮像素子より垂直方向の連続する q ライン毎に加算した画素信号を取り出し静止画を記録または動画処理するモードを持つことを特徴とする電子的撮像装置。

【0141】〔従来の問題点〕100万画素クラスのインターライン型の固体撮像素子を20MHz以下で順次走査駆動させると、10～15フレーム/秒となり、ファインダーの動画表示が疑似動画となってしまう。

【0142】〔効果〕フレームレートを m 倍および q 倍に上げることができる。加算するデータをモード毎に異ならせているので、加算する色フィルターの組み合わせが異なったデータを得ることができる。

【0143】 n ラインおよび q ラインを加算することで、ダイナミックレンジの大きいデータが撮像素子出力として得ることができる。

28. 第25項と第26項と第27項の何れか一つにおいて、固体撮像素子の色フィルターが線順次のフィルターで構成されていることを特徴とする電子的撮像装置。

【0144】〔従来の問題点〕単純に加算を行なったのでは、線順次フィルターの場合、混色信号しか得られない。

〔効果〕加算する色フィルターの組み合わせをモード毎に異ならせることができる。

【0145】29. 第27項において、加算する n ラインは同一の色フィルターで構成されていることを特徴とする電子的撮像装置。

〔従来の問題点〕単純に加算を行なったのでは、線順次フィルターの場合、混色してしまう。

【0146】〔効果〕色信号を混ぜることなく、モアレを減らすことができる。

30. 第27項において、加算する n ラインは同一の色フィルターで、 m ライン毎に加算する n ラインの色フィルターを異ならせることを特徴とする電子的撮像装置。

【0147】〔従来の問題点〕単純に加算を行なったのでは、線順次フィルターの場合、混色してしまう。

〔効果〕 m ライン毎に線順次の色信号が得られる。

【0148】31. 第26項において、 $n=2\alpha$ であることを特徴とする電子的撮像装置。

〔従来の問題点〕単純に1ラインの間引き等を行なうと、線順次のデータが得られない。

【0149】〔効果〕偶数ラインずつ読み出すことで、線順次で色信号が得られる。

32. 第26項において、 $m=2\alpha+1$ 、 $n=1$ であることを特徴とする電子的撮像装置。

【0150】〔従来の問題点〕単純に1ラインの間引き等を行なうと、線順次のデータが得られない。

〔効果〕奇数ライン毎に n ライン読むことで、線順次フ

ィルターの場合、そのまま線順次で画像信号が得られる。

【0151】33. 第27項において、 $m=2\alpha+1$ であることを特徴とする電子的撮像装置。

〔従来の問題点〕単純に1ラインの間引き等を行なうと、線順次のデータが得られない。

【0152】〔効果〕奇数ライン毎に n ラインを加算することで m ライン毎に線順次の色信号を得る場合、隣接する m ラインのブロックに最も近いラインデータを用いることになり同時化時に偽色が発生し難くなる。

【0153】34. 第26項において、 $m/n=q$ であることを特徴とする電子的撮像装置。

〔従来の問題点〕加算数を異ならせると、フレームレートが異なってしまう。

【0154】〔効果〕異なる動画処理モードで、フレームレートを同じにすることができる。

35. 第25項と第26項と第27項の何れか一つにおいて、 q ラインの電荷を垂直転送路に q 回に分けて移送すると共に、 $q-1$ 回の垂直転送を行なうことで q ラインの加算を垂直転送路で行なった後、 q 回単位で垂直転送クロックを与えて水平転送路への転送を行なうことを特徴とする電子的撮像装置。

【0155】〔従来の問題点〕従来の全面素読み出しのCCDでは、全ての画素を独立で読み出すことが目的であるため、垂直転送路で加算することができなかった。

〔効果〕固体撮像素子内で加算できるので、外部に加算器が不要となる。

【0156】36. 第27項において、 m ライン毎に n ラインを加算する場合は、 n ラインの電荷を垂直転送路に n 回に分けて移送すると共に、 $m-1$ 回の垂直転送を行なうことで n ラインの加算を垂直転送路で行なった後、 m 回単位で垂直転送クロックを与えて水平転送路への転送を行ない、 q ライン毎に加算する場合は、 q ラインの電荷を垂直転送路に q 回に分けて移送する共に、 $q-1$ 回の垂直転送を行なうことで q ラインの加算を垂直転送路で行なった後、 q 回単位で垂直転送クロックを与えて水平転送路への転送を行なうことを特徴とする電子的撮像装置。

【0157】〔従来の問題点〕従来の全面素読み出しのCCDでは、全ての画素を独立で読み出すことが目的であるため、垂直転送路で加算することができなかった。

〔効果〕固体撮像素子内で加算できるので、外部に加算器が不要となる。

【0158】37. 第36項において、 n ラインまたは q ラインの加算および水平転送路への転送を行なう際に、オーバーフローを制御するための基板電圧を順次走査時と異ならせることを特徴とする電子的撮像装置。

【0159】〔従来の問題点〕単純に水平転送路で加算を行なうと、全てのラインが加算の対象となってしまう。順次走査時のダイナミックレンジ設定で加算を行な

うと、垂直転送路の容量は小さいため、電荷が転送路からあふれてしまう。

【0160】[効果] 基板電圧を異ならせることで、加算時と順次走査時の電荷量に合わせてダイナミックレンジを設定することができ、S/Nが向上する。

38. 第25項と第26項と第27項の何れか一つにおいて、qラインの電荷を垂直転送路に移送した後、q回単位で垂直転送クロックを与えて水平転送路への転送を行なうことで、qラインの加算を水平転送路で行なうことを特徴とする電子的撮像装置。

【0161】[従来の問題点] 順次走査時のダイナミックレンジ設定で加算を行なうと、垂直転送路の容量は小さいため、電荷が転送路からあふれてしまう。

[効果] 固体撮像素子内で加算できるので、外部に加算器が不要になる。固体撮像素子内で加算できるので、外部に加算器が不要になる。

【0162】水平転送路を用いるので、垂直転送路加算より加算データの容量を大きくできる。

39. 第27項において、mライン毎にnラインを加算する場合は、nラインの電荷を垂直転送路に移送した後、m回単位で垂直転送クロックを与えて水平転送路への転送を行なうことでnラインの加算を水平転送路で行ない、qライン毎に加算する場合は、qラインの電荷を垂直転送路に移送した後、q回単位で垂直転送クロックを与えて水平転送路への転送を行なうことでqラインの加算を水平転送路で行なうことを特徴とする電子的撮像装置。

【0163】[従来の問題点] 順次走査時のダイナミックレンジ設定で加算を行なうと、垂直転送路の容量は小さいため、電荷が転送路からあふれてしまう。

[効果] 固体撮像素子内で加算できるので、外部に加算器が不要になる。

【0164】水平転送路を用いるので、垂直転送路加算より加算データの容量を大きくできる。

40. 第25項と第26項と第27項の何れか一つにおいて、qラインの加算を行なう場合の露光量が前記順次走査によって全ての画素信号を取り出すモードの露光量の $1/q$ 倍となるように露出制御することを特徴とする電子的撮像装置。

【0165】[従来の問題点] 順次走査時の露出設定で加算を行なうと、水平転送路の容量オーバー時に電荷が転送路からあふれてしまう。

[効果] 水平転送路のあふれを防ぐ。

【0166】41. 第25項と第26項と第27項の何れか一つにおいて、何れかのモードで動画処理した信号をAF情報またはAE情報またはAWB情報として用いることを特徴とする電子的撮像装置。

【0167】[従来の問題点] 10~15フレーム/秒では、AF、AE、AWB共に瞬時の静止画撮影に対しては反応が遅い。

[効果] フレームレートが m/n 倍、m倍またはq倍でAF、AE、AWBのデータを高速に得ることができる。

【0168】42. 第25項と第26項と第27項の何れか一つにおいて、何れかのモードで動画処理した信号をAF情報またはAE情報またはAWB情報として用い、AF、AE、AWBの制御用データの何れかを1フレームに一つずつ算出し、前記データの算出を順番に繰り返し行なうことを特徴とする電子的撮像装置。

【0169】[従来の問題点] フレームレートが遅いので、AF、AE、AWBを同時に平行して処理する必要があった。

[効果] AF、AE、AWBのデータを順番に算出することで、各々のデータへのフリッカーの影響を無くすることができる。

【0170】AF、AE、AWBに最適な撮像素子データの取り出しをフレーム毎に切り替えて行なうことができる。43. 第25項と第26項と第27項の何れか一つにおいて、何れかのモードで静止画処理または動画処理した信号を付属する表示装置（例えば液晶モニター）または外部の表示装置に供給することを特徴とする電子的撮像装置。

【0171】[従来の問題点] 少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

[効果] フレームレートが m/n 倍、m倍またはq倍で付属する表示装置で動画表示できるので疑似動画にならない。

【0172】nラインのみ読み出されるか、nまたはqラインが加算されるので、ライン数の少ない表示装置に適したデータを得ることができる。

44. 第25項と第26項と第27項の何れか一つにおいて、何れかのモードで動画処理した信号をAF情報またはAE情報またはAWB情報として用いると共に、付属する表示装置（例えば液晶モニター）または外部の表示装置に供給することを特徴とする電子的撮像装置。

【0173】[従来の問題点] 少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

[効果] フレームレートが m/n 倍、m倍またはq倍で外部の表示装置に動画表示できるので、疑似動画にならないと同時に、AF、AE、AWBのデータを高速に得ることができる。

【0174】45. 第25項において、動画処理した信号をAF情報またはAE情報またはAWB情報として用いる場合と、付属する表示装置（例えば液晶モニター）または外部の表示装置に供給する場合で、加算するqラインの数を異ならせることを特徴とする電子的撮像装置。

【0175】[従来の問題点] 混色等の特殊な加算を行なった場合、そのままでは表示装置に出力できない。

[効果] AF、AE、AWBのデータを得る場合には画

角に無関係にフレームレートを上げることができるので、表示よりもさらに高速動作させることができる。

【0176】46. 第26項において、付属する表示装置（例えば液晶モニター）または外部の表示装置に供給またはAE情報またはAWB情報として用いる動画処理した信号を得る場合には、垂直方向のmライン毎にnラインの画素信号を取り出すモードを選択し、AF情報またはAE情報として用いる動画処理した信号を得る場合には、垂直方向の連続するqライン毎に加算した画素信号を取り出すモードを選択する切り替え手段を持つことを特徴とする電子的撮像装置。

【0177】〔従来の問題点〕少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

〔効果〕フレームレートが m/n 倍で外部の表示装置に動画表示できるので、疑似動画にならず、AF、AE、AWBのデータを得る場合には画角に無関係にフレームレートをq倍とすることができるので、表示よりもさらに高速動作させることができる。

【0178】47. 第26項において、付属する表示装置（例えば液晶モニター）または外部の表示装置に供給またはAE情報またはAWB情報として用いる動画処理した信号を得る場合には、垂直方向のmライン毎にnラインを加算した後に画素信号を取り出すモードを選択し、AF情報またはAE情報として用いる動画処理した信号を得る場合には、垂直方向の連続するqライン毎に加算した画素信号を取り出すモードを選択する切り替え手段を持つことを特徴とする電子的撮像装置。

【0179】〔従来の問題点〕少ないコマ数から表示系のフレームレートを上げるにはメモリーが必要になる。

〔効果〕フレームレートがm倍で外部の表示装置に動画表示できるので、疑似動画にならず、AF、AE、AWBのデータを得る場合には画角に無関係にフレームレートをq倍とすることができるので、表示よりもさらに高速動作させることができる。

【0180】

〔発明の効果〕本発明によれば、CCDイメージセンサーは非撮影時は例えば垂直方向にmライン毎にnラインの画素信号を読み出す高速モードで駆動され、これにより20MHz以下の駆動周波数でありながら非撮影時は動画として認識される画像を表示する100万画素クラスのCCDイメージセンサーを用いた電子的撮像装置が得られる。

【図面の簡単な説明】

【図1】本発明の実施形態の電子的撮像装置の回路構成を示すブロック図である。

【図2】ベイヤー配列の色フィルターの構成を示す。

【図3】高画質モードによる画素信号の読み出しの様子を示している。

【図4】第一の高速モードによる画素信号の読み出しの様子を示している。

【図5】第二の高速モードによる画素信号の読み出しの様子を示している。

【図6】第三の高速モードによる画素信号の読み出しの様子を示している。

【図7】図6のモードに関する垂直転送路における画素信号の加算を説明する図である。

【図8】図6のモードに関する水平転送路における画素信号の加算を説明する図である。

【図9】第四の高速モードによる画素信号の読み出しの様子を示している。

【図10】図9のモードに関する垂直転送路における画素信号の加算を説明する図である。

【図11】図9のモードに関する水平転送路における画素信号の加算を説明する図である。

【図12】液晶表示部に表示される画像の切り換わりの様子を示している。

【図13】AF、AWB、AEのための制御データが順番にフレーム毎に得られる様子を示している。

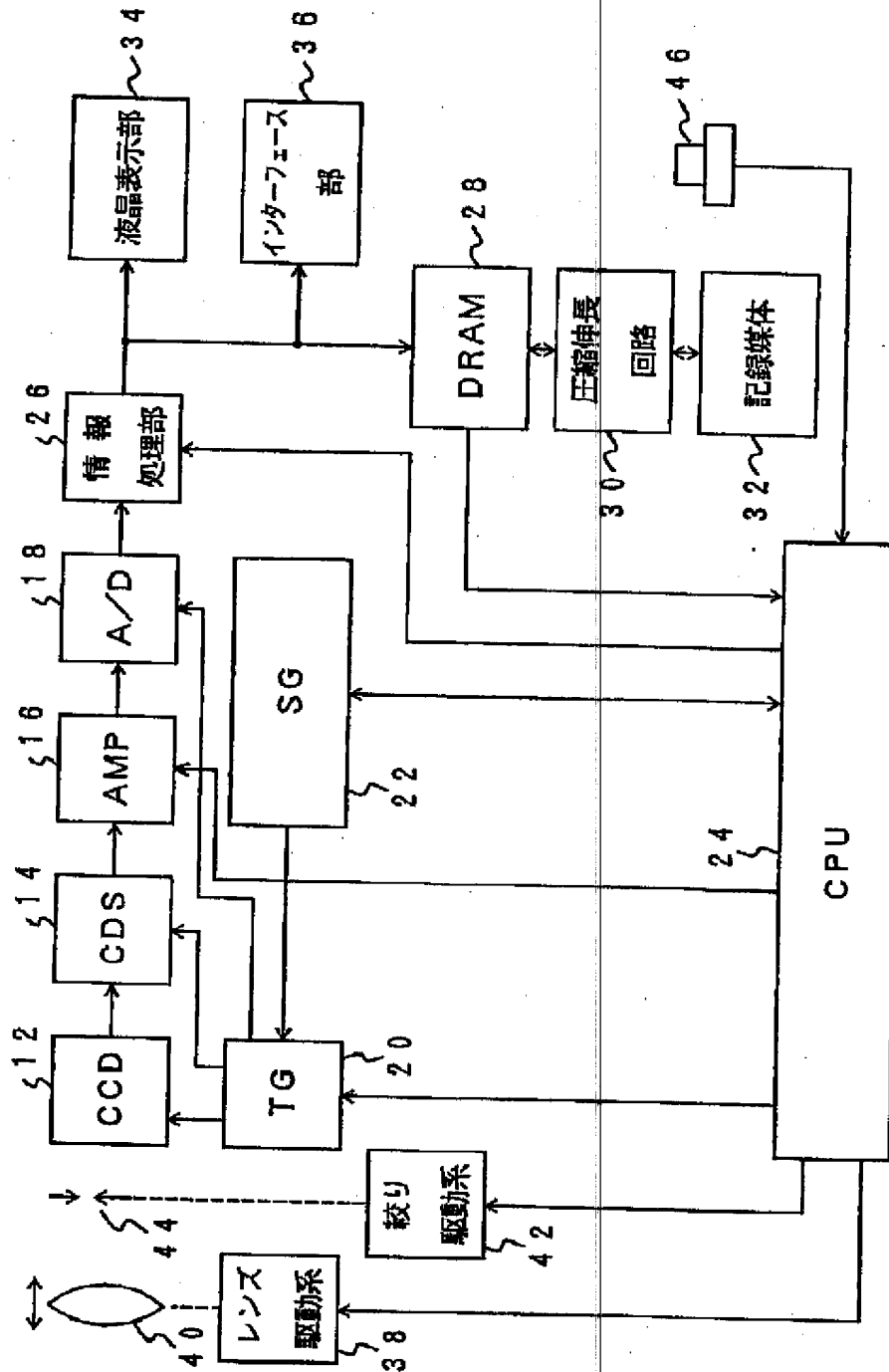
【図14】トリガー操作に応じた読み出しモードの切り換えの一例を示している。

【図15】トリガー操作に応じた読み出しモードの切り換えの別の例を示している。

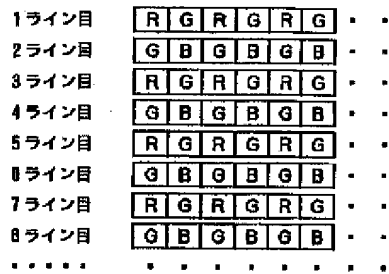
【符号の説明】

- 12 CCDイメージセンサー
- 20 タイミングジェネレーター
- 22 シグナルジェネレーター
- 24 CPU
- 26 情報処理部
- 28 DRAM
- 30 圧縮伸長回路
- 32 記録媒体
- 34 液晶表示部
- 46 トリガー

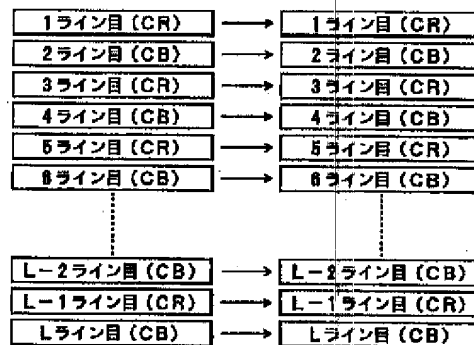
【図1】



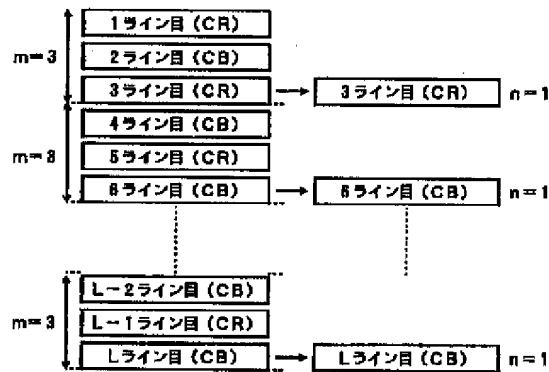
【図2】



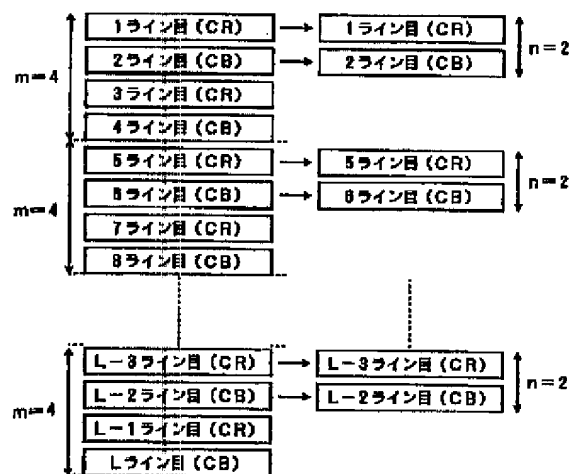
【図3】



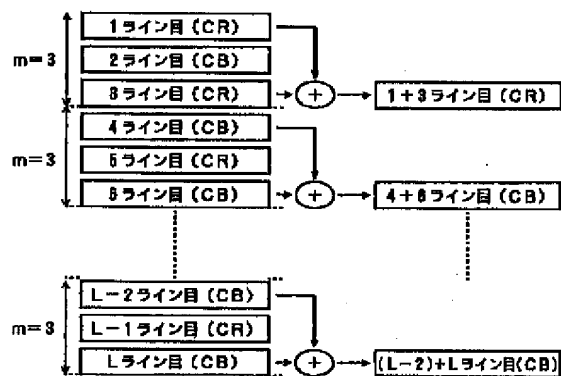
【図4】



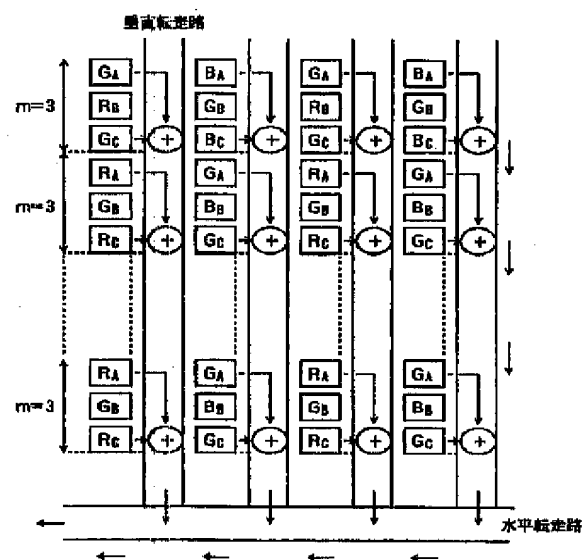
【図5】



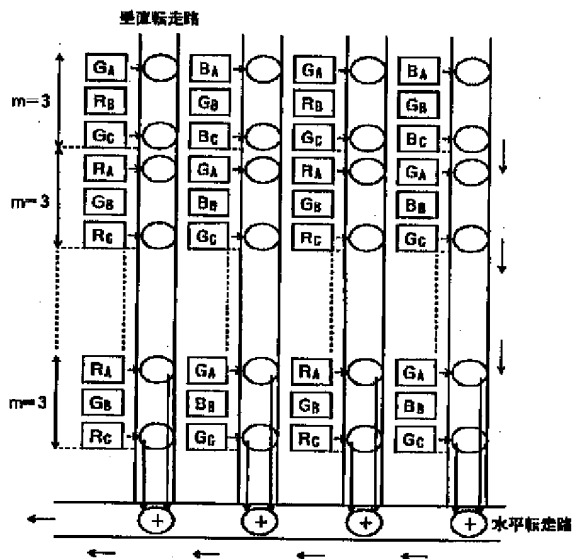
【図6】



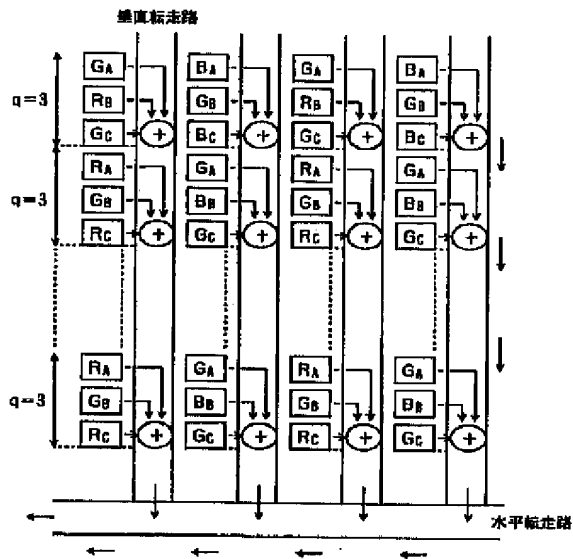
【図7】



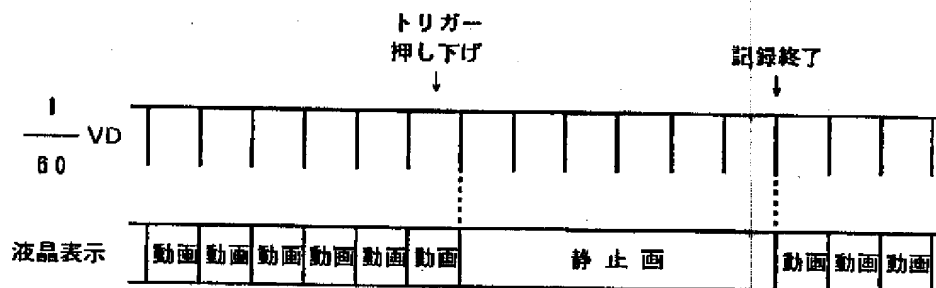
【図8】



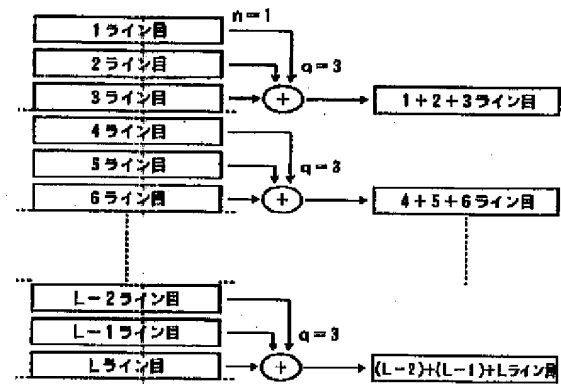
【例 10】



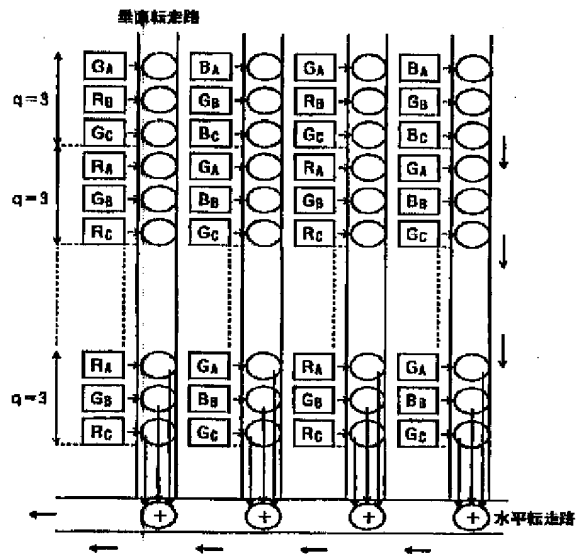
【图 12】



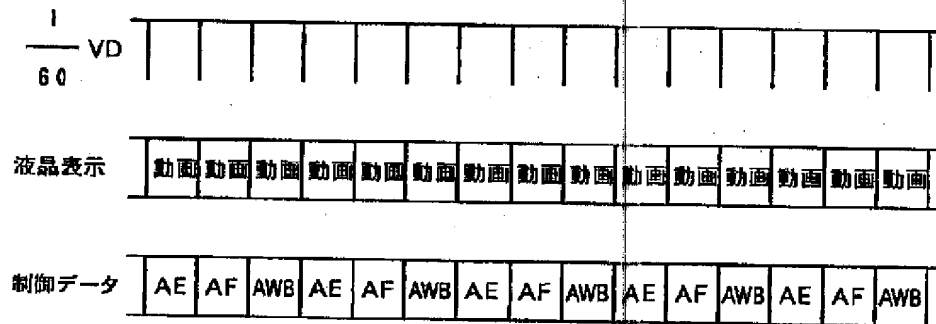
【图9】



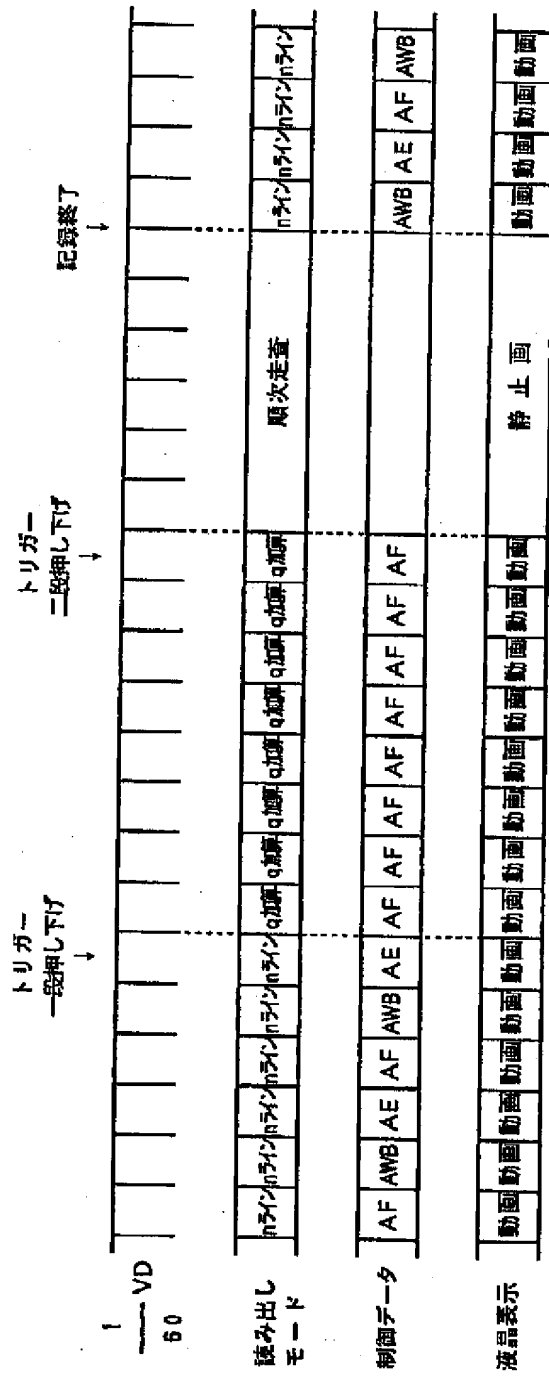
【图 1-1】



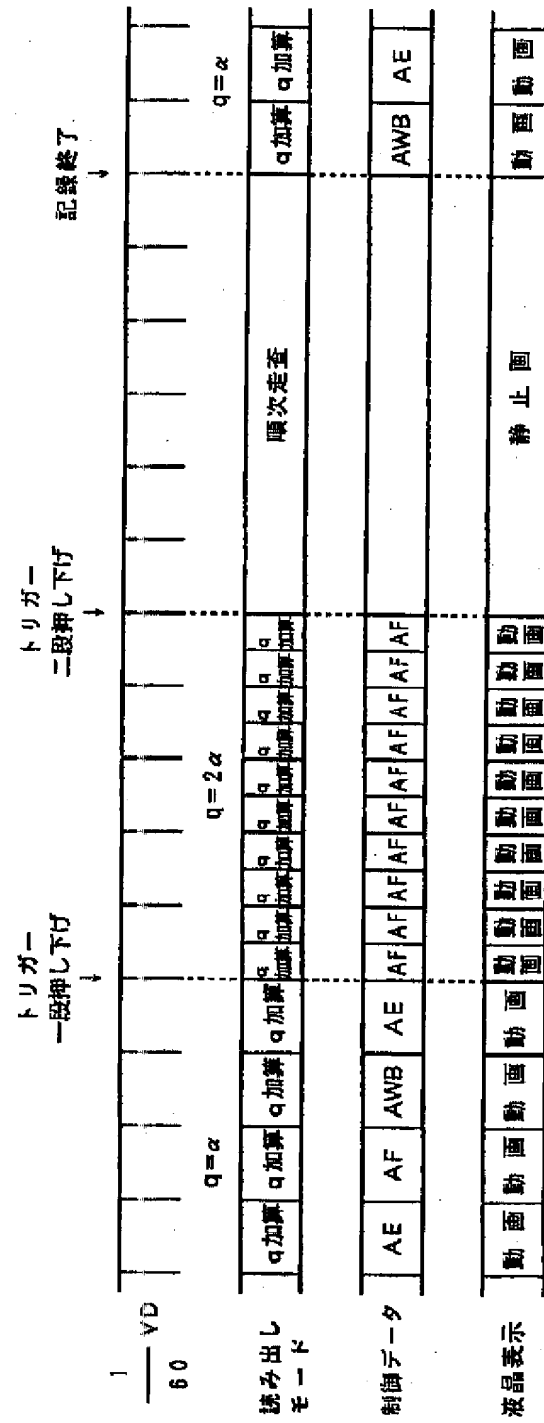
【図13】



【図14】



【図15】



フロントページの続き

(72)発明者 渡部 洋之

東京都渋谷区幡ヶ谷2丁目43番2号 オリ
ンパス光学工業株式会社内